

## 2019(Even)

Time : 4Hrs.

Sem. IV - Che  
E.E.E. Lab

Full Marks : 50

Pass Marks : 20

1. Each question carries equal marks.  
प्रत्येक प्रश्न का मान बराबर है।
2. Perform any one experiment/study and furnish it report  
किस्सी एक प्रयोग/अध्ययन को सम्पन्न करें एवं इसका पूर्ण प्रतिवेदन  
तैयार करें।  
Experiment will be allotted through lottery to examinee/group  
of examinees.  
प्रयोग का आवंटन परीक्षार्थी/परीक्षार्थियों के समूह को लॉटरी के ?  
आधार पर किया जाएगा।  
Necessary calculations, drawings and other works shall be  
done individually.
3. आवश्यक गणना, आरेखन एवं अन्य कार्य व्यक्तिगत रूप से किये  
जायेंगे।

https://www.sbteditiploma.com

https://www.sbteditiploma.com

1. Verification of superposition theorem in dc circuits.

सुपरपोजिसन सिद्धांत के द्वाग दिष्ट धारा परिपथ  
की सत्यता की जाँच करें। डी.सी. परिपथ में  
सुपरपोजिशन साध्य को सत्यापित करें।

2. Verify of kirchhoff's current Law and Kirchhoff's  
voltage Law in a dc circuit.

क्रिसचौफ धारा सिद्धांत एवं क्रिसचौफ वोल्टेज  
सिद्धांत के द्वाग दिष्ट धारा परिपथ की जाँच करें।

3. Study a four point manual starter of a dc motor.  
https://www.sbteditiploma.com  
एक दिष्टधारा मोटर के चार बिन्दुओं वाले  
हस्तचालित स्टार्टर का अध्ययन करें।

4. Study the speed control of DC shunt motor by  
armature control method.

आर्मेचर नियंत्रण विधि द्वारा शंट मोटर के  
चाल नियंत्रण का अध्ययन करें।

https://www.sbteditiploma.com

P.T.O

https://www.sbteditiploma.com

N4008

3

1614408

5. Study a three phase slip - ring Induction motor.

एक त्रिकला स्लिप – रिंग प्रेग्ण मोटर का अध्ययन करें।

6. To study and plot Forward and Reverse biased characteristics of Zener diode.

जेनर डायोड खिरस एवं फॉरवर्ड प्यास का अध्ययन करें तथा चित्र बनायें।

7. To study Two stage RC coupled amplifier.

दो स्तर के RC कपूल्ड ऐपलिफायर का अध्ययन करें।

\*\*\*